

Certificación

CID - Certified Interconnect Designer México 2013

Descripción

¿Qué es IPC? Es una asociación comercial global dedicada a la excelencia competitiva y al éxito financiero de sus más de 3.100 empresas asociadas, IPC representa todas las facetas de la industria electrónica mundial, incluyendo diseño, fabricación de circuitos impresos y ensamble de productos electrónicos.

IPC es la principal fuente de estándares de la industria, la formación, la investigación de mercados y promoción de políticas públicas en sectores como: Microelectrónica Aeroespacial y Militar, Automotriz, Computadores, Equipos industriales, Equipos Médicos, Telecomunicaciones, entre otras áreas.

IPC genera normas relacionada con: diseño para alta velocidad, alta potencia e interconexiones de alta densidad, materiales, impresiones electrónicas y de ensamble, protocolos de transferencia de datos en diseño para fabricación.

¿Qué es la certificación CID? La certificación CID (Certified Interconnect Designer), es un Programa Profesional de Certificación que provee una evaluación objetiva de competencias clave en diseño de PCBs, basado en normas reconocidas por la industria electrónica mundial. La certificación CID, es la única certificación formal mundialmente reconocida en diseño de PCBs.

La certificación CID, se basa en los estándares IPC, y es reconocida a nivel mundial, el programa de certificación refuerza y formaliza el conocimiento de los profesionales y los lleva a la utilización de buenas prácticas en procesos de diseño y fabricación de productos electrónicos.

Dirigido a

Ingenieros electrónicos, técnicos y tecnólogos en diseño electrónico, estudiantes de programas de ingeniería, docentes universitarios y empresarios del sector que busquen fortalecer sus fundamentos en diseño y fabricación de PCBs.

Objetivo

- Certificar objetivamente competencias en diseño de tarjetas de circuito impreso.
- Garantizar el dominio de términos y normas básicas del diseño de tarjetas de circuito impreso.
- Contar con la capacidad de cumplir con los requerimientos de las industrias de fabricación y ensamble de tarjetas de circuito impreso a nivel mundial.

Temario

En el programa de certificación se trabajan los siguientes documentos:

IPC-2221, Standard on Printed Board Design

IPC-2222, Sectional Standard on Rigid Organic Printed Boards

DRM-18H, Component Identification Training and Reference Guide

CID Study Guide, Provides the framework for application of IPC standards in design decision-making.

Designer Certification:

Consideraciones de diseño.
Principios de estructuración y diseño.
Aspectos de ensamblaje de componentes.
Características de circuitos impresos.
Documentación y dimensionamiento.
Preparación.

Vía Web: Se programan 24 horas vía web en español para trabajar el material de estudio, creando espacios para preguntas y discusión. Se revisan todos los documentos de trabajo contemplados en el examen de certificación.

Workshop: Refuerza el trabajo hecho durante el periodo de preparación y autoestudio, se compone de dos días y medio distribuido en cinco sesiones a cargo del Instructor Internacional. Estas sesiones se imparten en Español.

Instructores

kate Mayer

Kate Mayer es instructora calificada IPC de CID y CID+ en Estados Unidos. Óbtuvo el título de Licenciada en Ciencias en la Universidad de California en Davis. Es considerada como una de las expertas en enrutamiento dentro de la comunidad de diseño, también es conferencista internacional en eventos especializados de diseño electrónico. Trabajó en el Copper Connection, impartiendo clases en tecnología de manufactura PWB.

Miguel Ariza Trivino

Ingeniero Electrónico, investigador universitario y especialista en desarrollo de equipos electrónicos, amplia experiencia en capacitaciones e implementación de diseño y desarrollo de equipos electrónicos. Miguel cuenta con Certificaciones Internacionales como: Certified Interconnect Designer IPC, Austin Texas, 2004 Altium Certified Series Altium, San Diego, California, 2004 Altium Certified Advanced Series Altium, San Diego, California, 2007

Información General

Duración

3 días

Fecha de Inicio

Lun. 02 de Sep de 2013

Horarios

CURSO PREPARATORIO VÍA WEB PARA CERTIFICACIÓN IPC

Fundamentación en PCB

Duración: 8 horas

Fechas: Agosto 12, 13 y 14 de 2013.

Días y Horarios:

Lunes y Martes 5:00 p.m. a 8:00 p.m.

Miércoles 6:00 p.m. a 8:00 p.m.

Preparatorio IPC

Duración: 16 horas

Fechas:

Agosto 17, 20, 21, 22, 23 y 24 de 2013

Horarios:

De lunes a viernes de 6:00 p.m. a 08:00 p.m. Sábados 9:00 a.m. a 1:00 p.m.

Repaso IPC

Septiembre 2 de 2013

Seminario de Preparación IPC

Septiembre 3 y 4 de 2013

Examen:

Septiembre 5 de 2013

Ciudad

Ciudad de México (Distrito Federal, México)

Lugar:

TECNOLÓGICO DE MONTERREY

Herramientas de apoyo



Mayores informes de inscripción y costos

Entrenamientos@Software-Shop.com

Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link

<https://www.software-shop.com/formacion/politicas>

Inscríbete ahora