Webcast

Diseño y Simulación de Sistemas de Modulación Digital Empleando Altium Designer y Maple - Sesión 1

Descripción

El diseño digital moderno emplea herramientas de síntesis de sistemas digitales, los cuales para su descripción teórica es importante la matemática discreta para luego ser implementados en FPGA. Para su verificación se requiere comparar el modelo implementado con su modelo de referencia. Empleando Maple y ALTIUM Designer se tiene integrado las herramientas necesarias para realizar el diseño y verificación de estos sistemas digitales que con el conocimiento adecuado de su uso es posible realizar una verificación completa del diseño bajo prueba. Lo anterior garantiza que los diseños realizados con ALTIUM Designer bajo esta metodología tengan un grado mayor de calidad en su implementación.

Dirigido a

Estudiantes y docentes de ingeniería electrónica o afines que desean profundizar en el modelado matemático mediante Maple, de sistemas de modulación digital para su futura implementación en VHDL® bajo el entorno de diseño de ALTIUM Designer®. Estudiantes y docentes de ingeniería electrónica o afines que desean profundizar en las técnicas de diseño digital empleando VHDL® en la generación del testbench bajo el entorno de diseño de ALTIUM Designer®.

Objetivo

Demostrar experimentalmente las capacidades de ALTIUM Designer y Maple en el diseño y simulación de sistemas de modulación digital en los cuales los vectores de simulación y testbench son implementados con VHDL®

Temario

- Modelo teórico del oscilador (Maple)
- Implementación del oscilador en FPGA (Altium Designer)
- Diseño del testbench para la simulación del diseño
- Simulación y análisis de los resultados
- Verificación final del diseño digital

Instructores

Brayan Jair Sáenz Cabezas

Profesional en matemáticas de la Universidad Nacional de Colombia e Ingeniero Electrónico de la Fundación Universitaria Los Libertadores. Sólidos conocimientos en el área del procesamiento de señales, en particular en el desarrollo e implementación de algoritmos para el procesamiento de imágenes, tanto en plataformas de software como de hardware. Conocimiento en desarrollo de sistemas digitales sobre plataformas tanto de hardware reconfigurable como las FPGA, así como de micro controladores y sistemas embebidos. Actualmente se desempeña como Docente de la Fundación Universitaria los Libertadores.

Información General

Duración
1 Hora

Fecha de Inicio
Vie. 04 de Jul de 2014

Horarios
San José de Costa Rica 8:00 a.m
México D.F. 9:00 a.m
Bogotá 9:00 a.m
Quito 9:00 a.m
Lima 9:00 a.m
Caracas 9:30 a.m
Bolivia 10:00 a.m
Santiago 10:00 a.m
Buenos Aires 11:00 a.m

Herramientas de apoyo



Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link https://www.software-shop.com/formacion/politicas

Inscríbete ahora