Certificación

CID - Certified Interconnect Designer México 2015

Descripción

¿Qué es IPC? Es una asociación comercial global dedicada a la excelencia competitiva y al éxito financiero de sus más de 3.100 empresas asociadas, IPC representa todas las facetas de la industria electrónica mundial, incluyendo diseño, fabricación de circuitos impresos y ensamble de productos electrónicos. IPC es la principal fuente de estándares de la industria, la formación, la investigación de mercados y promoción de políticas públicas en sectores como: Microelectrónica Aeroespacial y Militar, Automotriz, Computadores, Equipos industriales, Equipos Médicos, Telecomunicaciones, entre otras áreas.
 IPC genera normas relacionada con: diseño para alta velocidad, alta potencia e interconexiones de alta densidad, materiales, impresiones electrónicas y de ensamble, protocolos de transferencia de datos en diseño para fabricación.
 ¿Qué es la certificación CID? La certificación CID (Certified Interconnect Designer), es un Programa Profesional de Certificación que provee una evaluación objetiva de competencias clave en diseño de PCBs, basado en normas reconocidas por la industria electrónica mundial. La certificación CID, es la única certificación formal mundialmente reconocida en diseño de PCBs.
 La certificación CID, se basa en los estándares IPC, y es reconocida a nivel mundial, el programa de certificación refuerza y formaliza el conocimiento de los profesionales y los lleva a la utilización de buenas prácticas en procesos de diseño y fabricación de productos electrónicos.

Dirigido a

Ingenieros electrónicos, técnicos y tecnólogos en diseño electrónico, estudiantes de programas de ingeniería, docentes universitarios y empresarios del sector que busquen fortalecer sus fundamentos en diseño y fabricación de PCBs.

Objetivo

- Certificar objetivamente competencias en diseño de tarjetas de circuito impreso.
- Garantizar el dominio de términos y normas básicas del diseño de tarjetas de circuito impreso.
- Contar con la capacidad de cumplir con los requerimientos de las industrias de fabricación y ensamble de tarjetas de circuito impreso a nivel mundial.

Temario

En el programa de certificación se trabajan los siguientes documentos:

IPC-2221, Standard on Printed Board Design
IPC-2222, Sectional Standard on Rigid Organic Printed Boards
DRM-18H, Component Identification Training and Reference Guide
CID Study Guide, Provides the framework for application of IPC standards in design decision-making.

Designer Certification:

Consideraciones de diseño.
Principios de estructuración y diseño.
Aspectos de ensamblaje de componentes.
Características de circuitos impresos.
Documentación y dimensionamiento.
Preparación.

Vía Web: Se programan 24 horas vía web en español para trabajar el material de estudio, creando espacios para preguntas y discusión. Se revisan todos los documentos de trabajo contemplados en el examen de certificación.

Workshop: Refuerza el trabajo hecho durante el periodo de preparación y autoestudio, se compone de dos días y medio distribuido en cinco sesiones a cargo del Instructor Internacional. Estas sesiones se imparten en Español.

Instructores

Andreas Gregor

Ingeniero Industrial con amplia experiencia en todos los procesos de fabricación electrónica especialmente en los sectores tecnológicamente más avanzados como el sector defensa. Fundador y Director General de Consultrónica, S.L. en Madrid, España Instructor y Distribuidor Autorizado para el IPC Máster IPC Trainer para IPC-A-610, IPC/WHMA-A-620, J-STD- 001, IPC 7711/21 y CIT para IPC-A-600. CID 2012 Beta Class, San Diego 2012 CID+ en FED, Alemania 2014 Instructor CID Experiencia como instructor en el área de Electrónica en España, Portugal y a nivel mundial. Único instructor Máster de IPC (IPC Master Trainer) en España y Portugal.

Información General

Duración

3 días

Fecha de Inicio

Lun. 26 de Oct de 2015

Horarios

CURSO PREPARATORIO VÍA WEB PARA CERTIFICACIÓN IPC Preparatorio IPC 20 horas vía web CERTIFICACIÓN IPC - PRESENCIAL Seminario de Preparación Lugar: CINVESTAV Av. Instituto Politecnico Nacional 2508, Delegación Gustavo A. Madero, San Pedro Zacatenco, 07360 Aula Videoconferencia de la Biblioteca Central 3 piso Por favor tener en cuenta: Estacionamiento por Puerta 3 Fecha: Octubre 26, 27 y 28 de 2015 9:00 a.m. a 6:00 p.m Examen de Certificación: Fecha: Octubre 28 2:00 p.m. a 6:00 p.m.

Ciudad

Ciudad de México (Distrito Federal, México)

Lugar:

SOFTWARE shop México D.F.

Herramientas de apoyo

IPC
CID - Certified
Interconnect Designer

Mayores informes de inscripción y costos

Entrenamientos@Software-Shop.com

Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link https://www.software-shop.com/formacion/politicas

Inscríbete ahora