

Entrenamiento Especializado

Entrenamiento Online Gratuito: Aplicando Normas IPC para un Efectivo Diseño de PCBs.

Descripción

Es particular ver el crecimiento en el desarrollo electrónico, esto exige que las herramientas sean cada vez más especializadas para que puedan marcar una pauta importante y sean una ayuda al desarrollador. Mentor Graphics como líder en el mercado de software electrónico se destaca con su herramienta de desarrollo PADS, siendo esta una herramienta que tiene la capacidad de embeber todo un proyecto de diseño, desde la concepción de la idea hasta la generación del prototipo y la documentación.

Este taller se centra en proveer los conceptos y competencias necesarias para lograr una formación sólida en el diseñador de hardware electrónico, acercándolo al conocimiento de las normativas internacionales y el uso del software PADS Standard Plus, preparándolo para que este sea competitivo a nivel local e internacional.

Dirigido a

- Ingenieros, diseñadores, maestros, investigadores y estudiantes interesados en el uso y conocimiento de las herramientas de diseño avanzadas para el campo de la electrónica.

Objetivo

1. Objetivo General:

- Ofrecer al participante conceptos y estrategias de solución para el diseño y desarrollo de circuitos impresos aportándole herramientas que lo llevan a proponer soluciones completas de sistemas electrónicos que abarcan las etapas de diseño, simulación, fabricación, ensamble y pruebas.

2. Objetivos Específicos:

- Fomentar el desarrollo de circuitos impresos en estudiantes, docentes y comunidad académica en general, motivándolos a generar desarrollos en los diferentes campos de la Electrónica.
- Dominar herramientas de tipo CAD para el diseño, simulación y fabricación de circuitos impresos.
- Comprender y aplicar las normas técnicas pertinentes al diseño de circuitos impresos, específicamente las normativas internacionales IPC 2222 - 2221A.
- Conocer los procesos usados en la industria para la fabricación de circuitos impresos.

Temario

- **CAPÍTULO 1:** Técnicas de diseño Proceso de diseño Herramientas de diseño Uso de reglas de diseño Diseño y captura de esquemáticos Diseño multihojas y uso de herencia Creación de librerías Las diferentes capas en un PCB Técnicas para la correcta ubicación de componentes Conexiones eléctricas - Enrutado Nombres y valores de componentes
- **CAPÍTULO 2:** Simulación como parte del diseño de circuitos impresos Simulación analógica Tipos de simulación Técnicas de medición Editor de gráficas Simulación digital Análisis de integridad de la señal Simulaciones térmicas

- **CAPÍTULO 3:** Diseño intermedio y avanzado Rooms y clases Planos de tierra Puntos de prueba (Puntos eléctricos y puntos térmicos) Pares Diferenciales Sintonización de longitudes Panelización

Instructores

Gerson David Cruz Capador

Experto Técnico Next-Gen, Ingeniero Electrónico, Magíster en Ciencias de la Información y las Comunicaciones. Amplia experiencia en el desarrollo de soluciones electrónicas, tanto en hardware como en software, con un enfoque particular en sistemas embebidos y comunicaciones. Su experiencia abarca roles clave como Ingeniero de Desarrollo Electrónico, donde ha trabajado en proyectos de alta complejidad técnica, contribuyendo a la creación e implementación de soluciones tecnológicas avanzadas.

Información General

Duración

20 Horas

Fecha de Inicio

Mar. 17 de Ene de 2017

Horarios

Fechas:

Enero 17,18,19,23,24,25, 26 y 30 de 2017

Duración: 20 Horas

De lunes a viernes

Tres horas por sesión

Hora de inicio por país

16:00 México D.F.

17:00 Bogotá

Herramientas de apoyo



Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link
<https://www.software-shop.com/formacion/politicas>

Inscríbete ahora