

Webcast

Estudiando los Efectos de la Integridad de la Señal sobre los Circuitos Impresos

Descripción

Uso de PADS para el desarrollo profesional de productos electrónicos.

Dirigido a

Ingenieros, diseñadores, maestros y estudiantes interesados en iniciar en el campo del diseño electrónico usando la herramienta Mentor Graphics PADS.

Objetivo

Presentar los conceptos más relevantes en el estudio de la integridad de la señal. Presentar la herramienta Hyperlinx como simulador para integridad de la señal . Reconocer la importancia del estudio de integridad de la señal en aplicaciones de alta velocidad.

Temario

Problemas comunes de la integridad de la señal
Integridad de la señal y su análisis dentro del flujo de diseño
Modelado y simulación en las herramientas existentes.

Instructores

Gerson David Cruz Capador

Ingeniero Electrónico de la Universidad Distrital Francisco José de Caldas; Maestrante en Ingeniería Electrónica y de Computadores de la Universidad de los Andes. Amplia experiencia como ingeniero de desarrollo electrónico en empresas de los sectores aeroespacial y petrolero. Docente universitario en Ingeniería Electrónica y Mecatrónica en el área de sistemas embebidos y electrónica, instructor especializado en herramientas de desarrollo electrónico e instructor especializado de Maple para Latinoamérica.

Información General

Duración

1 Hora

Fecha de Inicio

Jue. 12 de May de 2016

Horarios

San José de Costa Rica 1:00 p.m

México D.F. 2:00 p.m

Bogotá 2:00 p.m

Quito 2:00 p.m

Lima 2:00 p.m

Caracas 2:30 p.m

Bolivia 3:00 p.m

Buenos Aires 4:00 p.m

Santiago de Chile: 4:00 pm

Herramientas de apoyo



Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link <https://www.software-shop.com/formacion/politicas>

Inscríbete ahora