Webcast

Sesión 2: Estudiando los Efectos de la Integridad de la Señal sobre los Circuitos Impresos

Descripción

Uso de PADS para el desarrollo profesional de productos electrónicos.

Dirigido a

Ingenieros, diseñadores, maestros y estudiantes interesados en iniciar en el campo del diseño electrónico usando la herramienta Mentor Graphics PADS.

Objetivo

Presentar los conceptos más relevantes en el estudio de la integridad de la señal. Presentar la herramienta Hyperlinx como simulador para integridad de la señal . Reconocer la importancia del estudio de integridad de la señal en aplicaciones de alta velocidad.

Temario

Problemas comunes de la integridad de la señal
Integridad de la señal y su análisis dentro del flujo de diseño
Modelado y simulación en las herramientas existentes.

Instructores

Gerson David Cruz Capador

Ingeniero Electrónico de la Universidad Distrital Francisco José de Caldas. Magister en Ciencias de la Información y las Comunicaciones. Cuenta con una amplia experiencia desempeñándose como Ingeniero de Desarrollo Electrónico tanto en Hardware como en Software. Docente Universitario en Ingeniería Electrónica y Mecatrónica en el área de Sistemas Embebidos, Inteligencia Computacional y Comunicaciones. Actualmente se desempeña como Gerente de Producto del portafolio científico en Software Shop.

Información General

Duración

1 Hora

Fecha de Inicio

Mie. 25 de May de 2016

Horarios

San José de Costa Rica 2:00 p.m
México D.F. 3:00 p.m
Bogotá 3:00 p.m
Quito 3:00 p.m
Lima 3:00 p.m
Caracas 3:30 p.m
Bolivia 4:00 p.m
Buenos Aires 5:00 p.m
Santiago de Chile: 4:00 pm

Herramientas de apoyo

Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link https://www.software-shop.com/formacion/politicas

Inscríbete ahora