

Webcast

Aplicando Normas IPC para un efectivo diseño de PCBs

Descripción

El diseño de circuitos impresos esta normativizado por una entidad internacional denominada IPC (International Electrotechnical Commission) por tal motivo es importante para todo diseñador conocerlas y aspirar a la certificación internacional para así garantizar excelencia en sus productos

Dirigido a

Ingenieros, diseñadores, maestros y estudiantes interesados en desarrollar circuitos impresos con excelente calidad, usando estándares y normas que permitan mejorar las oportunidades de competir y generar rentabilidad.

Objetivo

Presentar los conceptos referentes a la norma IPC Exponer los conceptos, competencias y habilidades que potenciará el desarrollador al tomar esta certificación.

Temario

Normas IPC en el diseño Layout
Especificaciones de materiales
Especificaciones de componentes
Características y aspectos de fabricación.

Instructores

Gerson David Cruz Capador

Ingeniero Electrónico de la Universidad Distrital Francisco José de Caldas; Maestrante en Ingeniería Electrónica y de Computadores de la Universidad de los Andes. Amplia experiencia como ingeniero de desarrollo electrónico en empresas de los sectores aeroespacial y petrolero. Docente universitario en Ingeniería Electrónica y Mecatrónica en el área de sistemas embebidos y electrónica, instructor especializado en herramientas de desarrollo electrónico e instructor especializado de Maple para Latinoamérica.

Información General

Duración

1 Hora

Fecha de Inicio

Jue. 11 de Ago de 2016

Horarios

San José de Costa Rica 2:00 p.m
México D.F. 2:00 p.m
Bogotá 2:00 p.m
Quito 2:00 9.m
Lima 2:00 p.m
Caracas 2:30 p.m
Bolivia 3:00 m
Buenos Aires 3:00 p.m
Santiago 4:00 p.m

Herramientas de apoyo



Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link <https://www.software-shop.com/formacion/politicas>

Inscríbete ahora