

Entrenamiento Especializado

Entrenamiento Especializado Presencial: : Aplicación de las Normas IPC y Simulaciones en el Diseño Electrónico Moderno

Descripción

Actualmente es de supremo interés para los diseñadores en el campo de la electrónica contar con normativas y herramientas que permitan a sus productos finales ser funcionales, eficientes y competitivos en el mercado. Es importante que el ingeniero de desarrollo electrónico conozca e identifique según la necesidad dónde y cuáles normas deben aplicar y más aún la mejor forma de configurar su herramienta de desarrollo con estas. Es recomendable antes de llegar a la etapa final del diseño, someterlo a simulación ya que este proceso le ayudaría a hacer una observación detallada del diseño y entender su respuesta con el fin de corregir errores y optimizar su desempeño.

Dirigido a

Ingenieros, diseñadores, maestros, investigadores y estudiantes interesados en el uso y conocimiento de las herramientas de diseño avanzadas para el campo de la electrónica.

Objetivo

Objetivos Generales

- Entregar conceptos de continuo uso al participante en el diseño y desarrollo de circuitos impresos aportándole herramientas que lo llevan a proponer soluciones completas de sistemas electrónicos que abarcan las etapas de diseño, simulación, fabricación, ensamble y pruebas.
- Estudiar los conceptos generales de los sistemas embebidos bajo una plataforma sencilla y eficiente como lo es Arduino.

Objetivos Específicos

- Estudiar las normas técnicas pertinentes al diseño de circuitos impresos, específicamente las normativas internacionales IPC 2222 - 2221A.
- Aplicar las normas técnicas IPC 2222 - 2221A en casos específicos mediante una herramienta de desarrollo.
- Estudiar los conceptos básicos de sistemas embebidos por medio de la plataforma Arduino.
- Dar a conocer los principios para la simulación de la plataforma Arduino dentro del simulador Proteus.

Temario

PARTE 1: Diseño Hardware y Normas IPC - (12 Horas)

- Parámetros y lineamientos para el diseño
- Consideraciones de diseño
- Características térmicas y de desempeño en un diseño
- Características físicas principales dentro de un diseño
- Tratamiento de la board en su terminación
- Documentación de un proyecto

PARTE 2: Sistemas Embebidos y Simulación de sistemas embebidos - (4 Horas)

- Conceptos generales
- Entradas y salidas digitales
- Entradas y salidas análogas
- Comunicaciones seriales

Instructores

Gerson David Cruz Capador

Ingeniero Electrónico de la Universidad Distrital Francisco José de Caldas. Magister en Ciencias de la Información y las Comunicaciones. Cuenta con una amplia experiencia desempeñándose como Ingeniero de Desarrollo Electrónico tanto en Hardware como en Software. Docente Universitario en Ingeniería Electrónica y Mecatrónica en el área de Sistemas Embebidos, Inteligencia Computacional y Comunicaciones. Actualmente se desempeña como Gerente de Producto del portafolio científico en Software Shop.

Información General

Duración

16 Horas

Fecha de Inicio

Mar. 07 de Mar de 2017

Horarios

Parte I

De: 9:00 am a 3:00 pm

Fechas: Marzo 7 y 8 de 2017

Parte II

De: 9:00 am a 1:00 pm

Fecha: Marzo 9 de 2017

Ciudad

Ciudad de México (Distrito Federal, México)

Lugar:

SOFTWARE shop México D.F.

Herramientas de apoyo



Mayores informes de inscripción y costos

Entrenamientos@Software-Shop.com

Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link
<https://www.software-shop.com/formacion/politicas>

Inscríbete ahora