

Webcast

El Sustrato: Material Base para el Diseño de Circuitos Impresos

Descripción

Cuando hablamos acerca de los sustratos en el desarrollo de circuitos impresos tenemos la impresión de una gran simplicidad en esta materia en consecuencia le restamos importancia, tenemos la impresión que hablar siempre de tres términos principales: el elemento conductor, el material de resina y el refuerzo le resta atención y consideramos el sustrato un factor que no requiere nuestra atención en los procesos referentes al diseño de circuitos impresos. Pero cuando empezamos a estudiar las diferentes combinaciones el tema se convierte en algo mucho más complejo. Es muy claro que los sustratos son el material base para el diseño, por sus características físicas que están directamente ligadas a su comportamiento eléctrico. Hablando de los procesos de fabricación es el sustrato el material involucrado en todos los procesos. En términos de normativas y reglamentaciones los sustratos están altamente reglamentados, es decir los sustratos SI tienen un papel fundamental e importante en los circuitos impresos. En esta charla queremos hacer un estudio detallado en algunos aspectos que pasan desapercibidos con respecto a los sustratos como material base para el diseño de circuitos impresos.

Dirigido a

Ingenieros, diseñadores, maestros, investigadores y estudiantes interesados en el uso y conocimiento de las herramientas de diseño avanzadas para el campo de la electrónica.

Objetivo

- Estudiar la clasificación de los circuitos impresos.
- Identificar las Propiedades para la clasificación de los materiales base.
- Estudiar los materiales FR-4 e identificar su clasificación.

Temario

- Clasificación y especificaciones de los sustratos.
- Cómo clasificar el material base de un sustrato.
- FR-4 y su diferentes tipos. Esquemas de identificación.

Instructores

Gerson David Cruz Capador

Ingeniero Electrónico de la Universidad Distrital Francisco José de Caldas; Maestrante en Ingeniería Electrónica y de Computadores de la Universidad de los Andes. Amplia experiencia como ingeniero de desarrollo electrónico en empresas de los sectores aeroespacial y petrolero. Docente universitario en Ingeniería Electrónica y Mecatrónica en el área de sistemas embebidos y electrónica, instructor especializado en herramientas de desarrollo electrónico e instructor especializado de Maple para Latinoamérica.

Información General

Duración

1 Hora

Fecha de Inicio

Vie. 06 de Oct de 2017

Horarios

San José de Costa Rica 10:00 a.m

México D.F. 11:00 a.m

Bogotá 11:00 a.m

Quito 11:00 a.m
Lima 11:00 a.m
Caracas 11:30 a.m
Bolivia 12:00 m
Buenos Aires 1:00 p.m
Santiago 1:00 p.m

Herramientas de apoyo



Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link <https://www.software-shop.com/formacion/politicas>

Inscríbete ahora