

# Webcast

## Captura de Esquemáticos de Forma Eficiente y Ordenada usando los Consejos de IPC para el Diseñador

### Descripción

Una de las tareas más importantes que tiene el diseñador es el diseño de los diagramas esquemáticos. Un buen dibujo esquemático permite entender la forma en que está diseñado un circuito impreso en términos de lógica eléctrica además, los diagramas esquemáticos permiten gracias a la generación archivos denominados Archivos de conexiones ó netlist los cuales permitirán a su vez la conexión física y real sobre el layout.

Antes de generar un diagrama esquemático, debemos tener en cuenta lo siguiente:

1. Determinar la función del sistema
2. Los diferentes subsistemas del sistema
3. La tecnología que vas a usar En la actualidad la mayoría de diagramas esquemáticos son creados en programas de diseño tipo CAD, los cuales son alimentados por todos los datos de las librerías de componentes.

### Dirigido a

Ingenieros, diseñadores, maestros y estudiantes interesados en iniciar en el campo del diseño electrónico usando la herramienta Mentor Graphics PADS.

### Objetivo

1. Familiarizarse con el entorno de trabajo en el diseño esquemático de PADS Standard Plus
2. Conocer e implementar los procesos para la creación de esquemáticos
3. Aprender a gestionar los componentes y consultar sus diferentes características en PADS
4. Conocer e implementar las diferentes metodologías de conexión de componentes dentro de PADS

### Temario

1. Espacio de trabajo para el diseño de esquemáticos en PADS Standard Plus
2. Creando nuevos esquemáticos
3. Gestionamiento de componentes
4. Diferentes métodos de conexión para componentes dentro de un esquemático

### Instructores

#### Gerson David Cruz Capador

Ingeniero Electrónico de la Universidad Distrital Francisco José de Caldas. Magister en Ciencias de la Información y las Comunicaciones. Cuenta con una amplia experiencia desempeñándose como Ingeniero de Desarrollo Electrónico tanto en Hardware como en Software. Docente Universitario en Ingeniería Electrónica y Mecatrónica en el área de Sistemas Embebidos, Inteligencia Computacional y Comunicaciones. Actualmente se desempeña como Gerente de Producto del portafolio científico en Software Shop.

# Información General

## Duración

1 Hora

## Fecha de Inicio

Jue. 26 de Oct de 2017

## Horarios

San José de Costa Rica 10:00 a.m

México D.F. 11:00 a.m

Bogotá 11:00 a.m

Quito 11:00 a.m

Lima 11:00 a.m

Caracas 11:30 a.m

Bolivia 12:00 m

Buenos Aires 1:00 p.m

Santiago 1:00 p.m

## Herramientas de apoyo



## Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link <https://www.software-shop.com/formacion/politicas>

Inscríbete ahora