

Webcast

3 Razones por las cuales diseñar usando el enfoque de herencia y reuso.

Descripción

Una de las tareas más importantes que tiene el diseñador es el diseño de los diagramas esquemáticos. Un buen dibujo esquemático permite entender la forma en que está diseñado un circuito impreso en términos de lógica eléctrica además, los diagramas esquemáticos permiten gracias a la generación archivos denominados Archivos de conexiones ó netlist los cuales permitirán a su vez la conexión física y real sobre el layout.<div>
</div><div>La mayoría de los diseños de equipos electrónicos se componen de varias hojas de esquemático, ya sea por el número de componentes, legibilidad de los diseños, trabajo en equipo o por razones de reuso. Los diagramas esquemáticos con el concepto de herencia, manejan el concepto de diseño multinivel. Este tipo de diagramas esquemáticos pueden hacer uso de múltiples hojas esquemáticas o pueden hacerlo mediante Bloques de diseño los que se usarán posteriormente en otro proceso denominado re uso. </div>

Dirigido a

Ingenieros, diseñadores, maestros, investigadores y estudiantes interesados en el uso y conocimiento de las herramientas diseño avanzadas para el campo de la electrónica.

Objetivo

- Presentar tres razones que nos invitan a realizar diseños usando la metodología de herencia y reuso.
- Mostrar las ventajas del diseño a través del concepto de herencia.
- Estudiar las Reglas a seguir para el manejo de herencia en diagramas esquemáticos.
- Entender la practicidad del reuso en el diseño esquemático.

Temario

1. Flujo del diseño esquemático (Derecha - Izquierda; Arriba - Abajo).
2. Creando herencia bajo esquemáticos existentes.
3. Usando de manera práctica los bloques de herencia.
4. Creando diagramas de reuso
5. Usando los bloques existentes para reuso.

Instructores

Gerson David Cruz Capador

Ingeniero Electrónico de la Universidad Distrital Francisco José de Caldas; Maestrante en Ingeniería Electrónica y de Computadores de la Universidad de los Andes. Amplia experiencia como ingeniero de desarrollo electrónico en empresas de los sectores aeroespacial y petrolero. Docente universitario en Ingeniería Electrónica y Mecatrónica en el área de sistemas embebidos y electrónica, instructor especializado en herramientas de desarrollo electrónico e instructor especializado de Maple para Latinoamérica.

Información General

Duración

1 Hora

Fecha de Inicio

Vie. 10 de Nov de 2017

Horarios

San José de Costa Rica 10:00 a.m

México D.F. 10:00 a.m

Bogotá 11:00 a.m
Quito 11:00 a.m
Lima 11:00 a.m
Caracas 12:00 a.m
Bolivia 12:00 a.m
Santiago 1:00 p.m
Buenos Aires 1:00 p.m

Herramientas de apoyo



Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link <https://www.software-shop.com/formacion/politicas>

Inscríbete ahora