Webcast

Materializando Diseños Electrónicos a Través de los Criterios IPC CID+ Parte 3

Descripción

En esta época donde el desarrollo electrónico es constante y dinámico, existen dos tareas fundamentales para el desarrollador, en primera medida plantear un escenario a través de las múltiples normas y criterios donde un diseño que comenzó con una idea, llegue a convertirse en un desarrollo funcional y eficiente. Segundo tomar la decisión de dedicar el tiempo de estudiar estas normas que lo lleven a reforzar y formalizar el conocimiento, llevándolos a mejores prácticas en el proceso de fabricación y producción de productos electrónicos.
 Pensando en este doble rol que juega el desarrollador dentro del diseño electrónico, IPC como entidad ha generado normas relacionadas con aspectos actuales dentro del diseño para alta velocidad, diseño en alta potencia y enrutados de alta densidad.

Dirigido a

Ingenieros, diseñadores, maestros, investigadores y estudiantes interesados en el uso y conocimiento de las herramientas diseño avanzadas para el campo de la electrónica.

Objetivo

Conocer escenarios reales donde la certificación IPC CID+ impacte directamente, mejorando de forma notable la calidad en el proceso de diseño.

Temario

- Parámetros eléctricos
- Técnicas de blindaje para prevenir emisión de señales
- EMI - EMC emisiones y susceptibilidad
- Principios generales de control de impedancia.

Instructores

Gerson David Cruz Capador

Ingeniero Electrónico de la Universidad Distrital Francisco José de Caldas. Magister en Ciencias de la Información y las Comunicaciones. Cuenta con una amplia experiencia desempeñándose como Ingeniero de Desarrollo Electrónico tanto en Hardware como en Software. Docente Universitario en Ingeniería Electrónica y Mecatrónica en el área de Sistemas Embebidos, Inteligencia Computacional y Comunicaciones. Actualmente se desempeña como Gerente de Producto del portafolio científico en Software Shop.

Información General

Duración

1 Hora

Fecha de Inicio

Vie. 09 de Mar de 2018

Horarios

San José de Costa Rica 10:00 a.m
México D.F. 11:00 a.m
Bogotá 11:00 a.m
Quito 11:00 a.m
Lima 11:00 a.m
Caracas 12:00 m
Bolivia 12:00 m
Santiago 1:00 p.m
Buenos Aires 1:00 p.m

Herramientas de apoyo

IPC
CID - Certified
Interconnect Designer

Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link https://www.software-shop.com/formacion/politicas

Inscríbete ahora