Taller

Normas IPC para el Diseño, Fabricación y Aceptabilidad de Circuitos Impresos

Descripción

El desarrollo de circuitos impresos es una tarea interesante y cuidadosa, el trazado de una pista, la generación de una forma la ubicación de un componente. Pero todo no queda en estas tareas de diseño, existe un compendio de normas reconocidos por la industria que definen claramente los criterios de aceptación de un circuito impreso. IPC a través del compendio de normas generadas para el desarrollador permiten dar un enfoque más objetivo y competencias claras para el diseño PCB.
 En otro aspecto Cuando desarrollamos circuitos impresos uno de los criterios más importantes es el DFT (Design For Testing) que nos permiten comprobar el comportamiento de nuestro diseño y además de ayudarnos a dilucidar los criterios de aceptabilidad para tal diseño. Un diseño que no sea sometido a un protocolo de aceptabilidad estará expuesto a posibles fallas ya sean involuntarias o fallas de fondo por causa del diseño. En la actualidad existen protocolos muy fuertes para aceptabilidad de circuitos impresos que permiten hasta cierto punto garantizar un funcionamiento adecuado y aceptación para la interacción en aplicaciones complejas.
 Por último el aprendizaje, asimilación y práctica de las normas IPC en el desarrollo electrónico tiene como consecuencia una fácil comercialización de nuestros productos en el mercado local pero también en mercados internacionales.

Dirigido a

Este curso proporciona datos e información completos, que son directamente aplicables al trabajo realizado por diseñadores, técnicos de ensamblaje, inspectores, supervisores de montaje, técnicos de reprocesamiento y todo el personal involucrado en la validación del procesamiento de calidad de ensamblajes electrónicos.

Objetivo

- Avalar las competencias y conocimientos del participante para la realización de diseños y productos con altos estándares de calidad.
- Estudiar algunos criterios importantes a nivel mundial de aceptabilidad: militares, aeroespaciales, industriales y aplicaciones médicas.
- Aprender los criterios para aceptabilidad desde el enfoque de la manipulación de los circuitos impresos.

Temario

1. Características de los circuitos impresos
2. Parámetros para la manufactura
3. Relación largo - ancho en un circuito impreso
4. Balance en cobre sobre el circuito impreso
5. Técnicas de manejo térmico
6. Perforaciones y consideraciones de diseño
7. Requerimientos de vibración para montaje de componentes
8. Herramientas y técnicas para ensamblaje, reparación y modificación de circuitos impresos.

9. Entendiendo los requerimientos generales para la aceptabilidad
10. Requerimientos de aceptabilidad desde el enfoque militar, aeroespacial y médico
11. Consideraciones de aceptabilidad en la fabricación de PCB
12. Consideraciones de aceptabilidad en el montaje de componentes.
13. Criterios de aceptabilidad en modificaciones y reparaciones.

Instructores

Gerson David Cruz Capador

Experto Técnico Next-Gen, Ingeniero Electrónico, Magíster en Ciencias de la Información y las Comunicaciones. Amplia experiencia en el desarrollo de soluciones electrónicas, tanto en hardware como en software, con un enfoque particular en sistemas embebidos y comunicaciones. Su experiencia abarca roles clave como Ingeniero de Desarrollo Electrónico, donde ha trabajado en proyectos de alta complejidad técnica, contribuyendo a la creación e implementación de soluciones tecnológicas avanzadas.

Información General

Duración

2 horas con 30 minutos

Fecha de Inicio

Mie. 27 de Jun de 2018

Horarios

De:

2:00 pm a 4:30 pm

Lugar:

Software Shop Bogotá

Dirección:

Carrera 7 A # 126 a 55

Ciudad

Bogotá (Bogotá, Colombia)

Lugar:

SOFTWARE shop

Herramientas de apoyo

CID - Certified
Interconnect Designer

Mayores informes de inscripción y costos

Entrenamientos@Software-Shop.com

Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link
https://www.software-shop.com/formacion/politicas

Inscríbete ahora