

# Webcast

## Sesión II: Diseños Electrónicos a través de los Criterios de la Certificación IPC CID

### Descripción

En esta época donde el desarrollo electrónico es constante y dinámico, existen dos tareas fundamentales para el desarrollador, en primera medida plantear un escenario a través de las múltiples normas y criterios donde un diseño que comenzó con una idea, llegue a convertirse en un desarrollo funcional y eficiente. Segundo tomar la decisión de dedicar el tiempo de estudiar estas normas que lo lleven a reforzar y formalizar el conocimiento, llevándolos a mejores prácticas en el proceso de fabricación y producción de productos electrónicos. Pensando en este doble rol que juega el desarrollador dentro del diseño electrónico, IPC como entidad ha generado normas relacionadas con aspectos actuales dentro del diseño para alta velocidad, diseño en alta potencia y enrutados de alta densidad

### Dirigido a

Ingenieros, diseñadores, maestros, investigadores y estudiantes interesados en el uso y conocimiento de las herramientas de diseño avanzadas para el campo de la electrónica

### Objetivo

- Identificar las normas más destacadas dentro de la certificación IPC CID.
- Entender cómo estas normas usadas por diseñadores, ingenieros fabricantes y ensambladores sirven para entender el diseño electrónico en todas sus etapas.

### Temario

- Aspectos generales dentro del diseño.
- Generalidades de la certificación.
- Clasificación de los dispositivos electrónicos según su fabricación.
- Aspectos diferentes al diseño PCB

### Instructores

Gerson David Cruz Capador

Ingeniero Electrónico de la Universidad Distrital Francisco José de Caldas; Maestrante en Ingeniería Electrónica y de Computadores de la Universidad de los Andes. Amplia experiencia como ingeniero de desarrollo electrónico en empresas del sector aeroespacial y petrolero. Docente universitario en Ingeniería Electrónica y Mecatrónica en el área de sistemas embebidos y electrónica, instructor especializado en herramientas de desarrollo electrónico como Altium y PADS de Mentor Graphics. Acreditado con la Certificación IPC Certified Designers CID.

## Información General

### Duración

1 hora

### Fecha de Inicio

Jue. 13 de Sep de 2018

### Horarios

10:00 a.m San José de Costa Rica

11:00 a.m CDMX - Bogotá - Quito - Lima

12:00 a.m La Paz - Caracas

01:00 p.m Buenos Aires - Santiago de Chile

Herramientas de apoyo



## Políticas

Para conocer en detalle las condiciones y políticas de participación en los eventos, ingrese a nuestro link <https://www.software-shop.com/formacion/politicas>

Inscríbete ahora